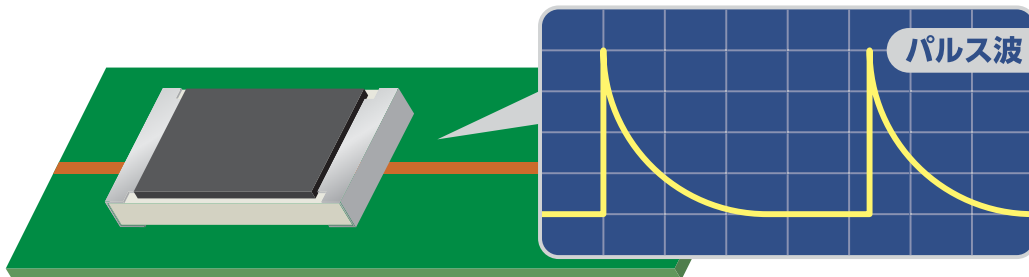


新製品

TPC シリーズ

耐パルス厚膜チップ固定抵抗器

次世代半導体素子に対応した耐パルス特性



業界トップクラスの耐パルス抵抗器

特色
1

高電力

2012サイズ

0.6W

小型高電力品の使用により

基板の小型化や員数削減に貢献

特色
2

高精度

抵抗値許容差

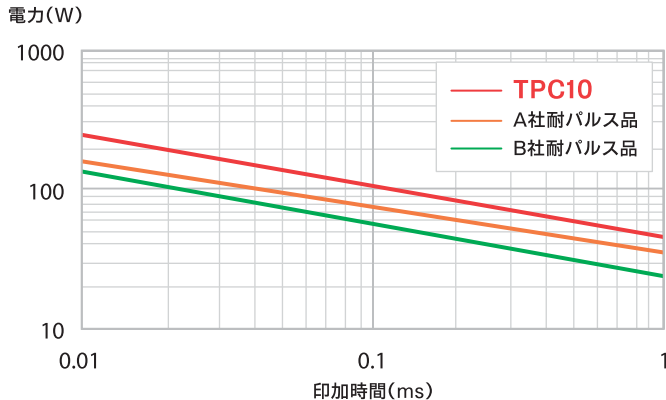
±0.5% 対応

高精度耐パルス抵抗の使用により

スイッチング素子の部品コスト低減に貢献

繰り返しパルスに対応

■ 繰り返しパルス限界電力による耐パルス特性比較(参考値)



【繰り返しパルス試験条件】

- サンプル数: N=5
- デューティ比: 2% 固定
- 繰り返し回数: 1000回
- 抵抗値変動率: 1% 以内

仕様

耐パルス厚膜チップ固定抵抗器	TPC10	
サイズ	2012	
定格電力	0.6W	
素子最高電圧*	200V	
最高過負荷電圧	400V	
定格抵抗値の範囲	1Ω~1MΩ	
定格抵抗値の許容差	J(±5%), F(±1%), D(±0.5%)	
カテゴリ温度範囲	-55℃~+155℃	
温度による抵抗値変化 (10 ⁻⁶ /K)	1Ω~9.76Ω	±250
	10Ω~1MΩ	±200
	D品: 10Ω~1MΩ	±100

*定格電圧=√(定格電力×抵抗値) です。算出値が素子最高電圧を超える場合、素子最高電圧が上限値となります。

ご提案

- ・モーター制御部分
- ・電源回路